



Becas colaboración curso 2015/2016

Fecha: 18 Junio 2015

Vicerrectorado de Investigación, Innovación y Transferencia

Subcomisión de I+D+i

Propuesta del departamento *INFORMATICA DE SISTEMAS Y COMPUTADORES*

Núm Proyecto: 2015/17/00006

Responsable

Gómez Requena, María Engracia

E-mail

megomez@disca.upv.es

Ext.

75750

Título proyecto

Interconexiones eficientes para procesadores del futuro

Valoración proyecto

4

Descripción proyecto

En este proyecto se estudiará la viabilidad de utilizar tecnologías alternativas a las existentes en los procesadores comerciales actuales que cada vez integran más núcleos para un área de silicio dada. Las tecnologías consideradas deben ofrecer alto ancho de banda y bajo consumo.

En el proyecto se estudiará el impacto de la red en las prestaciones y en el consumo bajo cargas paralelas y secuenciales, así como la escalabilidad al aumentar el número de núcleos/blades.

Actividades a realizar por el alumno

1. Estudio comparativo de las tecnologías existentes
2. Integración las nuevas tecnologías de red en el simulador. Se partirá de una tecnología eléctrica ya implementada en el simulador.
3. Modelado de distintas topologías para un procesador con decenas de núcleos.
4. Evaluación de las distintas propuestas de red considerando prestaciones y consumo.
5. Escritura de los logros del trabajo realizado en formato de artículo científico.

Horario

A convenir con el alumno